(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum Internationales Büro



TOTAL BUILDING COLUM COLUM

(43) Internationales Veröffentlichungsdatum 9. Dezember 2004 (09.12.2004)

PCT

(10) Internationale Veröffentlichungsnummer WO 2004/107249 A 2

(51) Internationale Patentklassifikation7:

G06K

(21) Internationales Aktenzeichen: PC

PCT/EP2004/005902

(22) Internationales Anmeldedatum:

1. Juni 2004 (01.06.2004)

(25) Einreichungssprache:

Deutsch

(26) Veröffentlichungssprache:

Deutsch

(30) Angaben zur Priorität: 103 24 996.6

3. Juni 2003 (03.06.2003) DE

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): GIESECKE & DEVRIENT GMBH [DE/DE]; Prinzregentenstrasse 159, 81677 München (DE).

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): DIETZE, Claus [DE/DE]; Alpenstrasse 31, 82395 Obersoechering (DE).

(74) Anwalt: KLUNKER SCHMITT-NILSON HIRSCH; Winzererstrasse 106, 80797 München (DE).

(81) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare nationale Schutzrechtsart): AE, AG, AL,

AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare regionale Schutzrechtsart): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

Veröffentlicht:

 ohne internationalen Recherchenbericht und erneut zu veröffentlichen nach Erhalt des Berichts

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

(54) Title: CHIP CARD HAVING AT LEAST ONE APPLICATION

(54) Bezeichnung: CHIPKARTE MIT WENIGSTENS EINER APPLIKATION

(57) Abstract: The invention relates to a chip card having at least one application for which an implementation (4) and an entry (5) that refers to the implementation (4) are provided on said chip card (1). The inventive chip card is characterized in that a number of entries (5) are provided that refer to the same implementation (4).

(57) Zusammenfassung: Die Erfindung betrifft eine Chipkarte mit wenigstens einer Applikation, für die auf der Chipkarte (1) eine Implementierung (4) und ein auf die Implementierung (4) verweisender Eintrag (5) vorhanden sind. Die erfindungsgemässe Chipkarte zeichnet sich dadurch aus, dass mehrere Einträge (5) vorhanden sind, die auf dieselbe Implementierung (4) verweisen.



WO 2004/107249 PCT/EP2004/005902

Chipkarte mit wenigstens einer Applikation

Die Erfindung betrifft eine Chipkarte mit wenigstens einer Applikation. Weiterhin betrifft die Erfindung ein Verfahren zum Ausführen einer auf einer 5 Chipkarte verfügbaren Applikation.

Chipkarten können sehr vielfältig eingesetzt werden, beispielsweise zur Abwicklung von Transaktionen des Zahlungsverkehrs, als Ausweisdokumente bei Zugangskontrollen, als Berechtigungsnachweis zur Nutzung eines Mobilfunksystems usw. Hierzu sind auf den Chipkarten Applikationen in 10 Form von Hardware oder Software implementiert, die jeweils die gewünschte Funktionalität zur Verfügung stellen. Angesichts der Vielzahl der Einsatzmöglichkeiten und der damit verbundenen Vielzahl von Funktionalitäten wird zunehmend dazu übergegangen, auf derselben Chipkarte mehrere Applikationen zu implementieren. Für jede Implementierung einer Applika-15 tion ist in einem Speicher der Chipkarte ein Eintrag vorgesehen, der auf die Implementierung verweist, so dass jede Implementierung durch einen ihr zugeordneten Eintrag im Speicher der Chipkarte zugänglich ist und die zugehörige Applikation über diesen Eintrag aufgerufen werden kann. Diese Vorgehensweise hat sich sehr gut bewährt, setzt allerdings voraus, dass auf der Chipkarte eine ausreichende Kapazität verfügbar ist, um mehrere Applikationen zu implementieren. Die Chipkarte ist somit im Hinblick auf ihre Speichergröße bzw. ihre sonstige Hardware-Ausstattung verglichen mit einer Chipkarte mit nur einer implementierten Applikation deutlich größer zu dimensionieren, was wiederum erhöhte Herstellungskosten der Chipkarte zur Folge hat.

20

25

30

Der Erfindung liegt die Aufgabe zugrunde, eine Chipkarte mittels eines möglichst geringen Aufwands mit einer erweiterten Funktionalität auszustatten.

Diese Aufgabe wird durch eine Chipkarte mit der Merkmalskombination des Anspruchs 1 gelöst.

· 5

10

15

20

25

Die erfindungsgemäße Chipkarte weist wenigstens eine Applikation auf, für die auf der Chipkarte eine Implementierung und ein auf die Implementierung verweisender Eintrag vorhanden sind. Die Erfindung zeichnet sich dabei dadurch aus, dass auf der Chipkarte mehrere Einträge vorhanden sind, die auf dieselbe Implementierung verweisen. Mit anderen Worten, die bekannte 1:1 Zuordnung zwischen den Einträgen im Speicher der Chipkarte und den auf der Chipkarte vorhandenen Implementierungen wird aufgehoben. Stattdessen sind für dieselbe Implementierung mehrere Einträge vorhanden. Dies hat den Vorteil, dass dieselbe Implementierung mehrfach nutzbar ist und dadurch Speicherplatz oder zusätzliche Hardware für weitere Implementierungen eingespart werden kann. Durch diese erfindungsgemäße Mehrfachnutzung derselben Implementierung kann das Vorhandensein einer der Anzahl der Einträge entsprechenden Zahl von Applikationen mit einer 1:1 Zuordnung zwischen den Einträgen und den Applikationen simuliert werden. Dies bedeutet, dass die Einträge, die auf dieselbe Implementierung verweisen, unterschiedliche virtuelle Applikationen kennzeichnen können. Obwohl für alle diese Einträge insgesamt nur eine einzige Implementierung vorhanden ist und somit auf der Chipkarte nur für diese eine Implementierung Ressourcen verfügbar sein müssen, verhält sich die Chipkarte nach außen hin so, als ob für jeden Eintrag eine eigene Applikation implementiert wäre. Somit erlaubt die Erfindung eine sehr effiziente Nutzung der Ressourcen der Chipkarte.

Die Einträge enthalten in der Regel gemäß einem Standard fest vorgegebene Angaben, die beispielsweise den Herausgeber der zugeordneten Applikation bzw. die Applikation selbst näher bezeichnen können. Von Bedeutung für 10

15

20

25

die Erfindung ist dabei, dass die Einträge zudem jeweils eine frei wählbare Informationssequenz enthalten können. Die frei wählbaren Informationssequenzen derjenigen Einträge, die auf dieselbe Implementierung verweisen, können jeweils einen unterschiedlichen Inhalt aufweisen. Auf diese Weise können ähnliche Applikationen mit einem sehr geringen Aufwand durch eine einzige Implementierung repräsentiert werden, wobei die Unterschiede zwischen den einzelnen Applikationen jeweils bei den freiwählbaren Informationssequenzen der Einträge berücksichtigt werden können. Insbesondere können die frei wählbaren Informationssequenzen Vorgaben für die Ausführung der zugehörigen Implementierungen aufweisen.

In einem bevorzugten Ausführungsbeispiel ist die erfindungsgemäße Chipkarte für den Einsatz in einem Mobilteil eines Mobilfunksystems vorgesehen. Um mehrere Netzzugangsberechtigungen auf der Chipkarte vorzuhalten, kann eine einzige Implementierung für mehrere virtuelle Applikationen zum Nachweis einer Netzzugangsberechtigung vorhanden sein. Insbesondere kann für jede virtuelle Applikation zum Nachweis einer Netzzugangsberechtigung jeweils ein Eintrag vorhanden sein, wobei die Einträge auf dieselbe Implementierung verweisen und über jeden Eintrag eine andere Netzzugangsberechtigung verfügbar ist. Die Einträge können unterschiedliche Parameter aufweisen, die beim Aufrufen der virtuellen Applikationen zum Nachweis einer Netzzugangsberechtigung ausgewertet werden und die Verwendung der zur jeweiligen Netzzugangsberechtigung gehörigen Daten bewirken. Dadurch kann trotz Ausführung derselben Implementierung die Verwendung unterschiedlicher Daten entsprechend der jeweils gewünschten Netzzugangsberechtigung sichergestellt werden.

Die Erfindung betrifft weiterhin ein Verfahren zum Ausführen einer auf einer Chipkarte verfügbaren Applikation. Das erfindungsgemäße Verfahren

WO 2004/107249 PCT/EP2004/005902

-4-

zeichnet sich dadurch aus, dass einer von mehreren auf der Chipkarte vorhandenen Einträgen ausgewertet wird, die gemeinsam auf eine Implementierung der Applikation auf der Chipkarte verweisen, und diese Implementierung in einer durch den ausgewerteten Eintrag vorgegebenen Weise ausgeführt wird. Insbesondere wird die auf der Chipkarte vorhandene Implementierung abhängig davon, welcher der auf die Implementierung verweisenden Einträge ausgewertet wird, auf unterschiedliche Weise ausgeführt.

. 5

Die Erfindung wird im folgenden anhand des in der Zeichnung dargestellten
Ausführungsbeispiels näher erläutert, das sich auf eine Chipkarte bezieht,
die für ein Mobilteil eines Mobilfunksystems vorgesehen ist. Die Erfindung
ist jedoch nicht auf dieses spezielle Einsatzgebiet beschränkt, sondern bezieht sich in gleicher Weise auch auf anderweitig eingesetzte Chipkarten.

Die einzige Fig. zeigt eine schematische Darstellung eines Ausführungsbeispiels für eine erfindungsgemäß ausgebildete Chipkarte 1. Dabei sind lediglich einige wenige Funktionsblöcke dargestellt, die für die Erfindung von Bedeutung sind. Die sonstigen Funktionalitäten der Chipkarte 1 sind in der Fig. nicht dargestellt und werden im folgenden auch nicht näher beschrieben.

Die Chipkarte 1 weist einen Speicher 2 auf, in dem eine Datei 3 abgelegt ist. Weiterhin sind im Speicher 2 mehrere Implementierungen 4 von Applikationen jeweils in Form einer entsprechenden Software abgelegt. Alternativ zur Ausbildung der Implementierungen 4 als Software können die Implementierungen 4 auch in Form von Hardware auf der Chipkarte 1 realisiert sein. Die Datei 3 enthält mehrere Applikationsbezeichner 5, die jeweils auf eine der Implementierungen 4 verweisen. Dies ist durch Pfeile 6 dargestellt, die sich von den Applikationsbezeichnern 5 zu den Implementierungen 4 erstrecken.

Die Applikationsbezeichner 5 bestehen jeweils aus einem Bezeichnungsteil 7 und einem Erweiterungsteil 8. Während der Bezeichnungsteil 7 gemäß einem Standard komplett und fest vorgegeben ist, enthält der Erweiterungsteil 8 einen optionalen Teil 9, dessen Inhalt frei wählbar ist.

5

10

15

Die Applikationsbezeichner 5 dienen dazu, die Implementierungen 4 von außen zugänglich zu machen, um beispielsweise einem Endgerät zu ermöglichen, eine der auf der Chipkarte 1 implementierten Applikation zu starten, d. h. der Zugang zu den auf der Chipkarte 1 implementierten Applikationen verläuft jeweils über die Applikationsbezeichner 5. Im vorliegenden Ausführungsbeispiel handelt es sich bei dem Endgerät um das Mobilteil, in das die Chipkarte 1 eingesteckt ist. Vom Mobilteil kann beispielsweise eine Applikation gestartet werden, mit der von der Chipkarte 1 ein Nachweis für eine Netzzugangsberechtigung erbracht wird. Ein derartiger Nachweis kann vor oder während eines Telefongesprächs verlangt werden und dient dazu, nur berechtigten Personen Zugang zum Mobilfunknetz zu gewähren und die Voraussetzungen für eine funktionsfähige Gebührenabrechnung zu schaffen. Der Nachweis wird mittels einer Authentisierung erbracht, für die mit Hilfe der Applikation eine geheime Information bereitgestellt wird.

20

25

Von wesentlicher Bedeutung für die Erfindung ist es, dass mehrere unterschiedliche Applikationsbezeichner 5 auf dieselbe Implementierung 4 verweisen. Dies äußert sich in der Fig. dadurch, dass mehrere Pfeile 6, die von unterschiedlichen Applikationsbezeichnern 5 ausgehen, bei derselben Implementierung 4 enden. Auf dieselbe Implementierung 4, die auf der Chipkarte 1 ein einziges Mal vorhanden ist, kann somit über unterschiedliche Applikationsbezeichner 5 zugegriffen werden. Folglich tritt dieselbe Implementierung 4 auf der logischen Ebene mehrfach in Erscheinung, d.h. einer tatsächlichen Implementierung 4 sind mehrere Applikationen zugeordnet,

- 5

10

15

20

25

wobei für jede Applikation ein eigener Applikationsbezeichner 5 vorhanden ist. Da die einzelnen Applikationen nicht jeweils über eine eigene Implementierung 4 verfügen, sondern gemeinsam derselben Implementierung 4 zugeordnet sind und lediglich auf der logischen Ebene als separate Einheiten existieren, werden sie im folgenden auch als virtuelle Applikationen bezeichnet. Auf die vorstehend beschriebene Weise ist es möglich, für ähnliche Applikationen, die sich beispielsweise lediglich in den verwendeten Daten unterscheiden, nur eine einzige Implementierung 4 vorzusehen und die Chipkarte 1 nach außen hin trotzdem so zu verwenden, als wären alle Applikationen tatsächlich einzeln implementiert.

Die Unterschiede zwischen den Applikationen können jeweils bei den Applikationsbezeichner 5 berücksichtigt werden. Die Funktionsweise der Applikationsbezeichner 5 erschöpft sich nicht darin, auf eine der Implementierungen 4 zu verweisen und dadurch die für die Ausführung der Applikation benötigte Implementierung 4 zugänglich zu machen. Darüber hinaus beeinflussen die Applikationsbezeichner 5 die Art und Weise der Ausführung der Implementierungen 4. Dies bedeutet, dass dieselbe Implementierung 4 auf unterschiedliche Weise ausgeführt wird und somit auch unterschiedliche Ergebnisse generieren kann, abhängig davon, über welchen Applikationsbezeichner 5 die Ausführung gestartet wird. Der Einfluss der Applikationsbezeichner 5 auf die Ausführung der Implementierungen 4 resultiert daraus, dass die Applikationsbezeichner 5 jeweils im optionalen Teil 9 des Erweiterungsteils 8 einen oder mehrere Parameter aufweisen, die die Ausführung der Implementierung 4 beeinflussen, Da unterschiedliche Applikationsbezeichner 5, die auf dieselbe Implementierung 4 verweisen in der Regele unterschiedliche Parameter aufweisen, wird sich die Art und Weise der Ausführung der Implementierung 4 für diese Applikationsbezeichner 5 ebenfalls unterscheiden. Bei den Parametern kann es sich beispielsweise um Angaben

· 5

10

15

zu Speicherbereichen handeln, auf die während der Ausführung der Implementierung 4 zugegriffen wird. Bei dem vorliegenden Ausführungsbeispiel, bei dem die Chipkarte 1 in ein Mobilteil eines Mobilfunksystems eingesteckt ist, können in diesen Speicherbereichen beispielsweise Berechtigungsinformationen abgelegt sein, die für den Nachweis einer Netzzugangsberechtigung benötigt werden. Dabei sind in unterschiedlichen Speicherbereichen unterschiedliche Berechtigungsinformationen abgelegt. Die unterschiedlichen Speicherbereiche können über unterschiedliche Parameter in den Applikationsbezeichnern 5 adressiert werden. Dies bedeutet, dass abhängig davon, über welchen Applikationsbezeichner 5 die Ausführung der Implementierung 4 gestartet wird, unterschiedliche Berechtigungsinformationen für den Nachweis einer Netzzugangsberechtigung verwendet werden. Nach außen hin verhält sich die Chipkarte 1 so, als ob mehrere Applikationen zum Nachweis einer Netzzugangsberechtigung implementiert wären, wobei jede Applikation über ihre eigenen Berechtigungsinformationen verfügt. Die Applikation zum Nachweis einer Netzzugangsberechtigung ist aber nicht tatsächlich mehrfach implementiert sondern lediglich virtuell mehrfach vorhanden, d. h. für jede Berechtigungsinformation ist eine virtuelle Applikation zum Nachweis einer Netzzugangsberechtigung vorhanden.

5

25

<u>Patentansprüche</u>

- 1. Chipkarte mit wenigstens einer Applikation, für die auf der Chipkarte (1) eine Implementierung (4) und ein auf die Implementierung (4) verweisender Eintrag (5) vorhanden sind, dadurch gekennzeichnet, dass auf der Chipkarte (1) mehrere Einträge (5) vorhanden sind, die auf dieselbe Implementierung (4) verweisen.
- Chipkarte nach Anspruch 1, dadurch gekennzeichnet, dass die Einträge (5), die auf dieselbe Implementierung (4) verweisen, unterschiedliche virtuelle Applikationen kennzeichnen.
- Chipkarte nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, dass die Einträge (5) jeweils eine frei wählbare Informationssequenz (9) enthalten.
- Chipkarte nach Anspruch 3, dadurch gekennzeichnet, dass die frei wählbaren Informationssequenzen (9) derjenigen Einträge (5), die auf dieselbe Implementierung (4) verweisen, jeweils einen unterschiedlichen Inhalt aufweisen.
 - Chipkarte nach einem der Ansprüche 3 oder 4, dadurch gekennzeichnet, dass die frei wählbaren Informationssequenzen (9) Vorgaben für die Ausführung der zugehörigen Implementierung (4) aufweisen.
 - 6. Chipkarte nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, dass sie für den Einsatz in einem Mobilteil eines Mobilfunksystems vorgesehen ist.

- 7. Chipkarte nach Anspruch 6, dadurch gekennzeichnet, dass eine einzige Implementierung (4) für mehrere virtuelle Applikationen zum Nachweis einer Netzzugangsberechtigung vorhanden ist.
- 5 8. Chipkarte nach Anspruch 7, dadurch gekennzeichnet, dass für jede virtuelle Applikation zum Nachweis einer Netzzugangsberechtigung jeweils ein Eintrag (5) vorhanden ist, wobei die Einträge (5) auf dieselbe Implementierung (4) verweisen und über jeden Eintrag (5) eine andere Netzzugangsberechtigung verfügbar ist.

10

15

- 9. Chipkarte nach Anspruch 8, dadurch gekennzeichnet, dass die Einträge (5) unterschiedliche Parameter aufweisen, die beim Aufrufen der virtuellen Applikationen zum Nachweis einer Netzzugangsberechtigung ausgewertet werden und die Verwendung der zur jeweiligen Netzzugangsberechtigung gehörigen Daten bewirken.
- Verfahren zum Ausführen einer auf einer Chipkarte (1) verfügbaren Applikation, dadurch gekennzeichnet, dass einer von mehreren auf der Chipkarte (1) vorhandenen Einträgen (5) ausgewertet wird, die gemeinsam auf eine Implementierung (4) der Applikation auf der Chipkarte (1) verweisen, und diese Implementierung (4) in einer durch den ausgewerteten Eintrag (5) vorgegebenen Weise ausgeführt wird.
- 25 11. Verfahren nach Anspruch 10, dadurch gekennzeichnet, dass die auf der Chipkarte (1) vorhandene Implementierung (4) abhängig davon, welcher der auf die Implementierung (4) verweisenden Einträge (5) ausgewertet wird, auf unterschiedliche Weise ausgeführt wird.

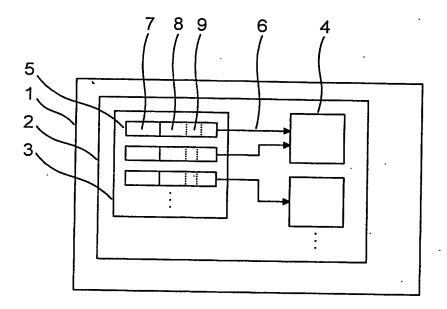


Fig. I